Universitatea Tehnică din Cluj-Napoca
Facultatea de Electronică, Telecomunicaţii şi Tehnologia Informaţiei
Departamentul de Electronică Aplicată
Conf.dr.ing. Albert-Csaba FAZAKAS

LISTA
lucrărilor ştiinţifice în domeniul disciplinelor din postul didactic

A – Teza de doctorat

„Contribuţii la analiza şi proiectarea blocurilor funcţionale analogice”
Conducător științific : Prof.dr.ing. Lelia Feștilă
Domeniul. Inginerie Electronică și Telecomunicații
Universitatea Tehnică din Cluj-Napoca
Susţinere publică: *26 Iunie 2006.*

B – Cărţi şi capitole în cărţi publicate în ultimii 10 ani Vă rugăm să completaţi pentru întreaga activitate!

Material de învățare în formă electronică

1. **Albert Fazakas**, „Sisteme cu FPGA”, curs și laborator, prezentări Powerpoint și tutoriale video, accesibile pe grupul Team a disciplinei, 2022. Curs: https://didatec.sharepoint.com/:f:/r/sites/SFPGA_IV_EA_ENG_2022_2023/Class%20Materials/Ip_Repo?csf=1&web=1&e=elo4A8
   Laborator: https://didatec.sharepoint.com/:f:/r/sites/SFPGA_IV_EA_ENG_2022_2023/Class%20Materials/Lab?csf=1&web=1&e=NWGZoB
2. **Albert Fazakas,** „Sisteme cu Circuite Integrate Analogice”, curs, laborator și seminar, prezentări Powerpoint și tutoriale video, accesibile pe grupul Team a disciplinei, 2022. Curs: https://didatec.sharepoint.com/:f:/r/sites/SCIA_III_TST_2022_2023/Class%20Materials/Prezentari_Curs?csf=1&web=1&e=rEUEtF ,
   Laborator: https://didatec.sharepoint.com/:f:/r/sites/SCIA_III_TST_2022_2023/Class%20Materials/Lab?csf=1&web=1&e=GzRkM4
   Seminar: https://didatec.sharepoint.com/:f:/r/sites/SCIA_III_TST_2022_2023/Class%20Materials/Seminar?csf=1&web=1&e=9Mlz9M
3. **Albert Fazakas,** „Sisteme Microprogramate”, curs, laborator și proiect, prezentări Powerpoint și tutoriale video, accesibile pe grupul Team a disciplinei, 2022. Curs: https://didatec.sharepoint.com/:f:/r/sites/SMP_III_IE_2021_2022/Class%20Materials/Prezentari_Curs?csf=1&web=1&e=czR3mr
   Laborator/Proiect: https://didatec.sharepoint.com/:f:/r/sites/SMP_III_IE_2021_2022/Class%20Materials/Lab?csf=1&web=1&e=LZAoKl

CĂRŢI

4. **Albert Fazakas**, „Circuite Analogice Reconfigurabile şi cu Parametri Reglabili”, ed. Mediamira, 2007, ISBN 978-973-713-175-1, 168 pagini
5. **Marius NEAG**, Albert FAZAKAS, “Circuite Integrate Analogice, Îndrumător de laborator I. Aplicaţii ale amplificatoarelor operaţionale”. Ed. Casa Cărţii de Ştiinţă, 1999, ISBN 973-686-090-6
6. **Lelia FEŞTILĂ**, Albert FAZAKAS, „Circuite Integrate Analogice. Teste pentru verificarea studenţilor”. Lito UTCN, Cluj – Napoca, 1997, 100 pag, program TEMPUS S-JEP 11518/9

CAPITOLE DE CARTE

1. -

C – Lucrări indexate ISI/BDI publicate în ultimii 10 ani

c1) Articole / studii publicate în reviste de specialitate de circulaţie internaţională recunoscute (cotate ISI)

1. **Botond Sandor Kirei**, Marina Topa, Irina Dornean, Albert Fazakas, „Novel Image Rejection Filter Based on Neural Networks” Lecture Notes in Computer Science, Springer Berlin / Heidelberg, September 20, 2008 Volume 5179/2008, ISSN 0302-9743 (Print), 1611-3349 (Online), ISBN 978-3-540-85566-8, DOI 10.1007/978-3-540-85567-5_43, pp. 343-350 – revistă cotată ISI, http://www.springerlink.com/content/k331206p335j537j/
2. **Bogdan Belean**, Monica Borda, Albert Fazakas**,** „Adaptive Microarray Image Acquisition System and Microarray Image Processing Using FPGA Technology”, Knowledge-Based Intelligent Information and Engineering Systems, Proceedings of KES 2008, 12th International Conference, Zagreb, Croatia, September 3-5, 2008, Part III. Lecture Notes in Computer Science 5179 Springer 2008, ISBN 978-3-540-85566-8, pp. 327-334 – revistă cotată ISI, http://www.springerlink.com/content/21537m6p558w7571/?p=a9eecbf0f7f3468dbb199567a2e47723&pi=0

c2) Studii publicate la conferinţe indexate în baze de date internaţionale de referinţă în domeniul .... (DBLP, ACM, IEEE, SCOPUS)[1]

3. Raul ONEȚ , Marius NEAG, **Albert FAZAKAS**, Paul MIREȘAN, Gabriel PETRAȘUC, Iulian SULAREA, Alessandro BATTIGELLI, Michael MURRAY, Martin HILL, “A Home Electronic Laboratory for Each Student - A Potential Paradigm Shift in Teaching Electronics”, Proceedings of the International Semiconductor Conference, CAS 2022, 2022-October 12-14, Poiana Brașov, Romania, ISBN 978-166545255-7, DOI 10.1109/CAS56377.2022.9934592, pp. 141–147
4. **A. Fazakas**, M. Purcar, "Rechargeable portable battery differentiation based on electrical characterization," 2021 IEEE 27th International Symposium for Design and Technology in Electronic Packaging (SIITME), 2021, pp. 346-349, doi: 10.1109/SIITME53254.2021.9663641
5. L. Dobre, A. Bojiță, M. Purcar and **A. Fazakas**, "The investigation by numerical simulation of thermal induced deformation in a double soldered chip structure," 2021 IEEE 27th International Symposium for Design and Technology in Electronic Packaging (SIITME), 2021, pp. 264-267, doi: 10.1109/SIITME53254.2021.9663709.

---

[1] indexate în:
[IEEE] - IEEE Xplore (http://ieeexplore.ieee.org/Xplore/guesthome.jsp)
[ACM] - ACM portal (http://portal.acm.org)
[DBLP] - (http://www.informatik.uni-trier.de)
[SCOPUS] - (http://www.scopus.com)

6. **A. Fazakas**, M. Purcar and A. C. Vonsza, "Spent Battery Classification by Electrical Characterization," 2020 IEEE 26th International Symposium for Design and Technology in Electronic Packaging (SIITME), 2020, pp. 358-361, doi: 10.1109/SIITME50350.2020.9292174
7. **A. Fazakas**, M. Purcar and D. Turcu, "Polarity Determination of Electrolytic Capacitors in Power Supplies from external terminals," 2019 IEEE 25th International Symposium for Design and Technology in Electronic Packaging (SIITME), Cluj-Napoca, Romania, 2019, pp. 395-398, doi: 10.1109/SIITME47687.2019.8990836
8. **A. Fazakas**, C. Vonsza, M. Purcar, "Electrolytic Capacitor Polarity Determination Based on Electrical Measurements", 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (SIITME), Iasi, Romania, October 25-28, Electronic ISBN: 978-1-5386-5577-1, DOI: 10.1109/SIITME.2018.8599205, pp. 343 – 348, 2018
9. **Botond Sandor Kirei**, Marina Dana Topa, Albert Csaba Fazakas, Norbert Toma, „Novel FIR Implementation for Acoustic Signal Processing”, 15th International Symposium for Design and Technology of Electronics Packages SIITME 2009, 17-20 September 2009, Gyula, Hungary, ISBN 9781424451326, pp 387-39 **[IEEE]**

D – Lucrări publicate în ultimii 10 anii în reviste şi volume de conferinţe cu referenţi (neindexate)

- Reviste

1. **Corina BOTA**, Botond S. KIREI, Albert FAZAKAS, Marina TOPA, “ The Implementation Of Schroeder Reverberator On A FPGA Platform Using XILINX System Generator”, Acta Tehnica Napocensis Electronics and Telecommunications, Cluj-Napoca, ISSN 1221-6542, Volume 52, Number 4/2011, pp. 55-60
2. **Bogdan BELEAN**, Monica BORDA, Albert FAZAKAS, “ Hardware Strategies for Image Processing in an FPGA Based Microarray Image Processing SoC”, Acta Tehnica Napocensis Electronics and Telecommunications, Cluj-Napoca, ISSN 1221-6542, Volume 50, Number 2/2009, pp. 1-4
3. **Norbert TOMA**, Marina TOPA, Irina MURESAN, Botond KIREI, Marius NEAG, Albert FAZAKAS, “ Acoustic Modelling and Optimization of a Room”, Acta Tehnica Napocensis Electronics and Telecommunications, Cluj-Napoca, ISSN 1221-6542, Volume 50, Number 2/2009, pp. 25-30

E – Brevete obţinute pentru întreaga activitate

-

F – Contracte de cercetare (2015-2022)

1. „The Home Electronics Laboratory Platform”, program ERASMUS+ 2020 –KA2 High Education, Project nº: 2020-1-IE02-KA226-HE-000786, perioada 01.05.2021 – 31.07.2023, buget total 299,974 EUR, 4 universități partenere, manager de proiect Conf. dr. Ing. Marius Neag, membru în echipa de cercetare

2. Proiect TRADE-IT - Tehnologii inovative pentru Recuperarea Avansată a materialelor din Deșeuri de Echipamente Informatice și de Telecomunicații, PN-III-P1-1.2-PCCDI-2017-0652, perioada 2018 – 2020, coordonator proiect Conf.dr. Ing. Marius Purcar, membru în echipa de cercetare

3. Proiect UEFISCDI, PN III - 67PED/2017, "Optical Nano-biosensor with smartphone interface for the rapid and selective detection of antibiotics in water ", perioada 01.01.2017 - 30.06.2018, coordonator proiect Conf. Dr. Ing. Ramona Gălătuș, membru în echipa de cercetare

Data
28.01.2025

Semnătura
Fazakas Albert-Csaba