

INFORMAȚII PERSONALE

Groza Robert-Gheorghe

Data nașterii | Naționalitatea română

EXPERIENȚA PROFESIONALĂ

2016–Prezent

Șef lucrări

Universitatea Tehnică din Cluj-Napoca, Facultatea de Electronică, Telecomunicații și Tehnologia Informației,
Departamentul Bazele Electronicii
Memorandumului nr. 28,400114 Cluj-Napoca (România)
www.utcluj.ro

- Titularul cursurilor:
 - Microelectronică, Specializarea: Electronică Aplicată, An IV
 - Tehnologii și medii de testare, Specializarea: Circuite și Sisteme Integrate (master), An I
- Susținere lucrări de laborator și proiecte la disciplinele:
 - Sisteme cu Circuite Integrate Digitale, Specializarea: Inginerie Electronica, Telecomunicații și Tehnologia Informației, An II
 - Sisteme cu Circuite Integrate Analogice, Specializarea: Tehnologii și Sisteme de Telecomunicații, An III
 - Microelectronică, Specializarea: Electronică Aplicată, An IV
 - Blocuri Analogice Avansate, Specializarea: Circuite și Sisteme Integrate (master), An I
- Responsabil cu îndrumarea proiectelor de licență și disertație
- Consilier de studiu pentru anul IV specializarea Electronică Aplicată (18 ani)
- Activități de cercetare

Tipul sau sectorul de activitate: Educație și Cercetare

2008–2016

Asistent Universitar

Universitatea Tehnică din Cluj-Napoca Facultatea de Electronică, Telecomunicații și Tehnologia Informației,
Departamentul Bazele Electronicii
Memorandumului nr. 28,400114 Cluj-Napoca
www.utcluj.ro

- Susținere lucrări de laborator și proiecte la disciplinele:
 - Circuite Integrate Analogice, Specializarea: Inginerie Electronica, Telecomunicații și Tehnologia Informației, An II
 - Circuite Integrate Digitale, Specializarea: Inginerie Electronica, Telecomunicații și Tehnologia Informației, An II
 - Sisteme cu Circuite Integrate Digitale, Specializarea: Inginerie Electronica, Telecomunicații și Tehnologia Informației, An II
 - Sisteme cu Circuite Integrate Analogice, Specializarea: Electronică Aplicată, An III
 - Sisteme cu Circuite Integrate Analogice, Specializarea: Tehnologii și Sisteme de Telecomunicații, An III
 - Microelectronică, Specializarea: Electronică Aplicată, An IV
 - Circuite Analogice de Înaltă Frecvență, Specializarea: Electronică Aplicată, An IV

- Sisteme Analogice, Specializarea: Inginerie Economică în Domeniul Electric, Electronic și Energetic, An IV
- Circuite Analogice Avansate, Specializarea: Circuite și Sisteme Integrate (master), Anul: I
- Responsabil cu îndrumarea proiectelor de licență și disertație
- Secretar în Comisia de finalizare a studiilor (4 ani)
- Consilier de an pentru anul IV specializarea Electronică Aplicată (8 ani)
- Activități de cercetare

Tipul sau sectorul de activitate: Educație și cercetare

EDUCAȚIE ȘI FORMARE

- 2014 **Diplomă de doctor** Nivelul 8 CEC
Universitatea Tehnică din Cluj-Napoca, Domeniul: Inginerie Electronică și Telecomunicații, Cluj-Napoca
Calificativul: Foarte bine
- 2003 **Diplomă de Studii Aprofundate** Nivelul 7 CEC
Universitate Tehnică din Cluj-Napoca, Facultate de Electronică și Telecomunicații, specializarea Electronică Aplicată, Cluj-Napoca
- 2002 **Diplomă de Inginer** Nivelul 6 CEC
Universitate Tehnică din Cluj-Napoca, Facultate de Electronică și Telecomunicații, Specializarea: Electronică Aplicată, Cluj-Napoca
Titlul: Inginer Diplomat
- 1997 **Diplomă de Bacalaureat** Nivelul 4 CEC
Grup Școlar Industrial Construcții de Mașini „UNIO”, Satu-Mare

COMPETENȚE PERSONALE

Limba(i) maternă(e) română

Alte limbi străine cunoscute

	ÎNȚELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
engleză	B2	B2	B2	B1	B2
Certificat de Competența Lingvistică, Universitatea Tehnică din Cluj-Napoca, Departamentul de Limbi Moderne					

Competențe de comunicare

- bune competențe de comunicare dobândite prin experiență proprie de cadru didactic universitar (susținere curs, lucrări de laborator și proiect, colaborare cu colegi în cadrul activităților de cercetare, prezentări publice de articole de specialitate la conferințe naționale și internaționale)

Competențe organizaționale/manageriale

- spirit organizațional (secretar la comisia de finalizare a studiilor licență și master)
- leadership (consilier de an, îndrumător de lucrări de licență și disertație)

Competențe dobândite la locul de muncă

- proiectarea circuitelor integrate analogice și digitale
- capacitate de sinteză și abilități decizionale (membru în proiecte de cercetare)

- modelare de sisteme
- cunoștințe avansate în utilizarea de instrumente CAD destinate proiectării circuitelor electronice (Spice, Cadence)

Competențele digitale

- o bună cunoaștere a sistemelor de operare Windows și Linux
- o bună stăpânire a instrumentelor Microsoft Office™ (Word™, Excel™, PowerPoint™) și LaTeX
- cunoștințe avansate ale aplicațiilor de grafică pe calculator (Visio™, Inkscape)

INFORMAȚII SUPLIMENTARE

Publicații

- Autor/coautor la peste 50 de articole indexate în baze de date internaționale din care 27 articole în Web of science Core collection (<https://www.webofscience.com/wos/author/record/V-4269-2017>)
 1. Z. German-Sallo, **R. Groza**, R. Onet and M. Neag, „Current-mode quadrature ring oscillator for bioimpedance applications,” 2021 International Semiconductor Conference (CAS), 2021, pp. 137-140, doi: 10.1109/CAS52836.2021.9604153
 2. G. Csipkes, D. Csipkes and **R. Groza**, "A Programmable Subthreshold Capacitance Scaler for Medical Signal Conditioning," 2020 IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR), Cluj-Napoca, Romania, 2020, pp. 1-6, doi: 10.1109/AQTR49680.2020.9129969
 3. **R. Groza**, I. A. Potamichie, B. S. Kirei, M. D. Topa, „Digitally controlled oscillator for all-digital frequency locked loops,” ROMANIAN JOURNAL OF INFORMATION SCIENCE AND TECHNOLOGY, vol. 21, pp. 3-17, 2018. WOS:000433876800001, ISSN: 1453-8245
 4. **R. Groza**, P. Farago, "Low power current-mode analog front-end for biomedical applications," 2018 IEEE International Conference on Automation, Quality and Testing, Robotics (AQTR), Cluj-Napoca, Romania, 2018, pp. 1-5, doi: 10.1109/AQTR.2018.8402720
 5. **R. Groza**, M. Neag, "Programmable log-domain low pass filter," 2011 IEEE 17th International Symposium for Design and Technology in Electronic Packaging (SIITME), Timisoara, Romania, 2011, pp. 231-234, doi: 10.1109/SIITME.2011.6102724

Contracte de cercetare

- Membru în 7 proiecte de cercetare
 1. SENTHICOM - UTCN (SENse, THInk and COMmunicate), PNRR PIIEC ME/CT - 10.P1/4/C9, perioada 2026 – 2028
 2. Metodologii de optimizare a proiectării circuitelor integrate pentru managementul puterii folosite in industria auto, N-AA-CC-CDI-2025, perioada 2025 – 2027
 3. Servicii de cercetare, proiectare si executie lucrari pentru exploatarea in conditii de siguranta a Barajului Gura Apelor, N-C-ST-2024, perioada 2025 - 2026
 4. Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule – PartEnerIC, ID P_40_437, perioada 2018 -2021
 5. Noi Abordări în analiza și Proiectarea Sintetizoarelor de frecvență de mare Performanță pentru sisteme de comunicații moderne, PN3-P2-106, perioada 2016 -2018
 6. Proiectarea Circuitelor Analogice Reconfigurabile Folosind Algoritmi Evolutivi si Destinate Terminalelor de Comunicații Mobile din generația a patra 4G, Grant Tip IDEI CNCSIS 197, perioada 2008 -2011
 7. Abordări noi in proiectarea receptoarelor radio integrate multi-standard pentru aplicații mobile: de la arhitecturi de sistem la noi topologii de blocuri funcționale si scheme circuit originale, Grant Tip IDEI CNCSIS 2534, perioada 2008 -2011

Vizibilitate academică

- 5 cărți publicate în calitate de autor și coautor
- Peste 100 de citări a lucrărilor publicate în baze de date internaționale din care peste 50 în Web of science Core collection