

INFORMAȚII PERSONALE

Raul-Ciprian ONET

Sexul Masculin | Data nașterii | Naționalitatea Română

EXPERIENȚA PROFESIONALĂ

2018 - prezent
2011 – 2018

Șef lucrări la Departamentul de Bazele Electronicii
Asistent universitar la Departamentul de Bazele Electronicii
Angajator: Universitatea Tehnică din Cluj-Napoca, Str. Memorandumului , nr. 28, Cluj-Napoca

Principalele activități și responsabilități: *Activități didactice și de cercetare*

▪ Titularul cursurilor:

- ✓ **Circuite Integrate pentru Industria Auto** Specializarea: Circuite și Sisteme Integrate (master), Anul: II Master
- ✓ **Tehnici de proiectare a sistemelor VLSI analogice** Specializarea: Microelectronică, optoelectronică și nanotehnologii, Anul: III

▪ Responsabil de lucrările de laborator, seminar și proiect la materiile:

- **Sisteme cu Circuite Integrate Analogice (Ro, Eng)**, Specializarea: *Electronică Aplicată, Tehnologii și Sisteme de Telecomunicații*, Anul: III
- **Circuite Analogice de Înaltă Frecvență**, Specializarea: *Electronică Aplicată*, Anul: IV

Ianuarie 2016 – Februarie 2017

Cercetător postdoctoral
Angajator: KTH Royal Institute of Technology, Stockholm, Suedia

Principalele activități și responsabilități: *Activități de cercetare în domeniul bioelectronicii*

EDUCAȚIE ȘI FORMARE

11-14 Iunie 2019

Cursuri intensive de Analog IC Layout

IC Mask Design, Republica Irlanda

Locație desfășurare curs: Dublin, Republica Irlanda

30 Noiembrie 2016

Seminar “RF & Microwave Measurement Insights”

Keysight Technologies UK Ltd.

Locație desfășurare curs: Stockholm, Suedia

26-28 Aprilie 2016

Cursuri intensive de Mixed Signal ASIC Design

ams AG, Austria

Locație desfășurare curs: Fraunhofer IIS Erlangen, Germania

2014

Modul psihopedagogic, nivel postuniversitar

Universitatea Tehnică din Cluj-Napoca

Octombrie 2008-Septembrie 2011

Doctor în domeniul Tehnologie Electronică și Telecomunicații

Universitatea Tehnică din Cluj-Napoca

Tematica: teoria circuitelor, proiectarea circuitelor integrate analogice pentru prelucrarea semnalului în banda de bază a receptoarelor radio integrate

Octombrie 2010- Iunie 2011

Mobilitate externă în cadrul doctoratului pentru o perioadă de 8 luni

School of ICT, KTH Royal Institute of Technology, Stockholm, Suedia

August 2010

Cursuri intensive de Cadence Virtuoso IC Layout

Education Services Central Europe, Cadence Design Systems

Locație desfășurare curs: Munchen, Germania

Octombrie 2003 – Iunie 2008

Inginer diplomat în Electronică, Telecomunicații și Tehnologia Informației

Universitatea Tehnică din Cluj-Napoca

- Specializarea Microelectronică

COMPETENTE PERSONALE
Limba maternă

Română

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversație	Discurs oral	
Engleză	B2	B2	B1	B1	B2
Franceză	A2	B1	A1	A1	B1

Niveluri: A1/A2: Utilizator elementar - B1/B2: Utilizator independent - C1/C2: Utilizator experimentat
[Cadru european comun de referință pentru limbi străine](#)

Competențe de comunicare

- Experiență în lucrul în cadrul unor echipe multinaționale
- Spirit de echipă

Competențe organizaționale/manageriale

- Responsabil de Activitate I4, Noi soluții și metodologii pentru proiectarea și implementarea transceiverelor integrate din sistemele de asistență a conducătorului auto din cadrul proiectului IPCEI EuroDrives-UTCN (European microelectronics value chain for highly automated driving) derulat în cadrul apelului de subproiecte PIIEC ME/CT – Participanți Indirecti, Componenta C9 – Suport pentru sectorul privat, cercetare, dezvoltare și inovare, Investiția I4 – Proiecte transfrontaliere și multinaționale – Procesoare cu consum redus de energie și cipuri semiconductoare, finanțat din fonduri europene prin Planul Național de Redresare și Reziliență (PNRR).
- Director de proiect de cercetare cu terti interni „Metodologii de optimizare a proiectării circuitelor integrate pentru managementul puterii folosite în industria auto”, Beneficiar compania Infineon Technologies Romania, contract UTCN 2912/03.02.2025
- Director de proiect de cercetare cu terti interni „Dezvoltarea unor circuite integrate pentru managementul puterii cu performanțe îmbunătățite”, Beneficiar compania Infineon Technologies Romania, contract UTCN 4310/12.02.2024
- Director de proiect de cercetare cu terti interni „Proiectarea și optimizarea unor blocuri funcționale destinate circuitelor integrate de mare performanță pentru managementul puterii”, Beneficiar compania Infineon Technologies Romania, contract UTCN 7247/14.03.2023
- Responsabil proiect partener pentru proiectul Erasmus+ HELP Home Electronics Laboratory Platform, proiect nr.: 2020-1-IE02-KA226-HE-000786 finanțat de Erasmus +, Strategic Partnerships in response of the Covid-19 situation.
- organizator de workshop-uri de proiectare de circuite integrate analogice în cadrul departamentului de Bazele Electronicii
- membru în comisia Concursului Național “Tudor Tănăsescu” edițiile 2015, 2018, 2023
- membru în comisia Concursului Național “TIE nano” ediția 2026

Competențe dobândite la locul de muncă

Analiza și proiectarea sistemelor și circuitelor integrate analogice:

- interfețe analogice
- circuite de management al puterii
- teoria sistemelor și a circuitelor

Competențe digitale

- Utilitare de proiectare a circuitelor integrate: Cadence (Virtuoso, Spectre, Assura, PVS), Menthor Graphics (Design Architect IC, Calibre), Synopsys (Custom Compiler, IC Validator)
- Utilitare de proiectare PCB: Altium Designer, KiCad
- Analiză numerică și modelare, analiză simbolică: Matlab, Maple
- Experiență în utilizarea echipamentelor de laborator pentru caracterizarea circuitelor și sistemelor analogice

Alte informații

- 9 proiecte de cercetare și de consultanță în colaborare cu parteneri industriali dintre care 3 proiecte în calitate de director și 1 proiect în calitate de responsabil proiect partener
- Recenzent al unor reviste științifice internaționale și conferințe internaționale indexate ISI:
 - IEEE Transactions on Circuits and Systems I – Regular Papers
 - IEEE Transactions on Circuits and Systems II – Express Briefs
 - IEEE Journal of Emerging and Selected Topics in Circuits and Systems
 - IEEE Transactions on Instrumentation and Measurement
 - IET Microwaves, Antenna and Propagation
 - Microelectronics Journal, Elsevier
 - Electronics
 - Sensors
 - Applied Sciences
 - Mathematics
 - Energies
 - IEEE NEWCAS conference
 - IEEE Life Sciences Conference
 - IEEE International Semiconductor Conference CAS
- Autor/coautor al 42 de articole (din care 24 indexate ISI);
- 92 citări ISI;
- Premii:
 - ✓ Premiul *Best Paper Award* la conferința internațională *Semiconductor Conference (CAS)*, *Poiana Brasov 2022*, Gheorghită, Emilia, **Raul Onet**, and Iulian Câmpanu. "Comparison of three bandgap topologies implemented in standard CMOS technology with parasitic PNP bipolars." 2022 International Semiconductor Conference (CAS). IEEE, 2022.
 - ✓ Premiul *Best Paper Award* la conferința internațională *Semiconductor Conference (CAS)*, *Sinaia 2012*, pentru lucrarea *Comparative analysis of four second-order OA-RC polyphase filters for an ISM Low-IF receiver*. Autori – Campanu, I., Salajan, T., **Onet, R.**, Neag, M.
 - ✓ Premiul *Best Paper Award for the Academic Track* la conferința internațională *CDNLive! EMEA 2011 Conference*, organizată în München, Germania.
 - ✓ Premii UEFISCDI, tip *Premierea rezultatelor cercetării* pentru lucrări ISI:
 - PN-III-P1-1.1-PRECISI-2019-2960
 - PN-II-RU-PRECISI-2015-9-8903
 - PN-II-RU-PRECISI-2014-8-6044